

Ankündigung (Pro)Seminar

Modern CPU Architectures

Wintersemester 2011/2012

Semester.....	WS 2011	SWS.....	2
Dozent.....	Meurer	LP.....	4
Teilnehmerzahl.....	min. 4, max. 10	Voraussetzungen...	keine
Anmeldung.....	ab sofort (via E-Mail)	empfohlen für.....	AINF (als (Pro)Seminar), WI (als (Pro)Seminar), BA INF(als Seminar)
Vorbesprechung...	Mo. 31.10. um 12:15 in Raum H-A 8107		

Zielsetzung:

Im Rahmen dieses Proseminars sollen die unterschiedlichen Prozessorarchitekturen vorgestellt werden, die in den vergangenen Jahren und Jahrzehnten das Licht der Welt erblickt haben. Dabei sollen insbesondere Aspekte beleuchtet werden, die für die Programmierung der jeweiligen Architekturen relevant sind.

Vorrangiges Ziel dieses Proseminars ist die eigenständige Einarbeitung in ein wissenschaftliches Thema und die Präsentation der erzielten Ergebnisse in Form einer Ausarbeitung und eines Vortrages.

Mögliche Themen:

- ARM
- IA-32 / AMD64 / EMT64
- Itanium / Itanium 2
- Alpha
- Sun SPARC
- HP PA-RISC
- PowerPC
- MIPS



Anforderungen zur erfolgreichen Teilnahme:

- Anwesenheit bei der Vorbesprechung und bei allen Einzelvorträgen
- Vorbereitung einer Präsentationsdatei (PDF)
- Schriftliche Ausarbeitung der Thematik (ca. 12 Seiten PDF)
- Freier Vortrag von ca. 20 min. mit anschließender Diskussion von ca. 10 min.